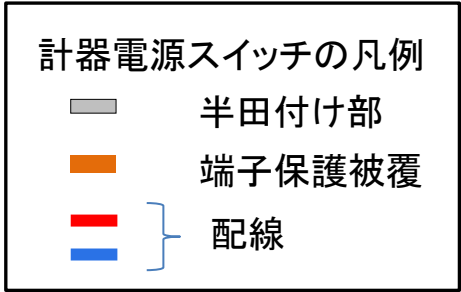


図-1 制御盤の計器電源回路及び短絡箇所の概要



テスター

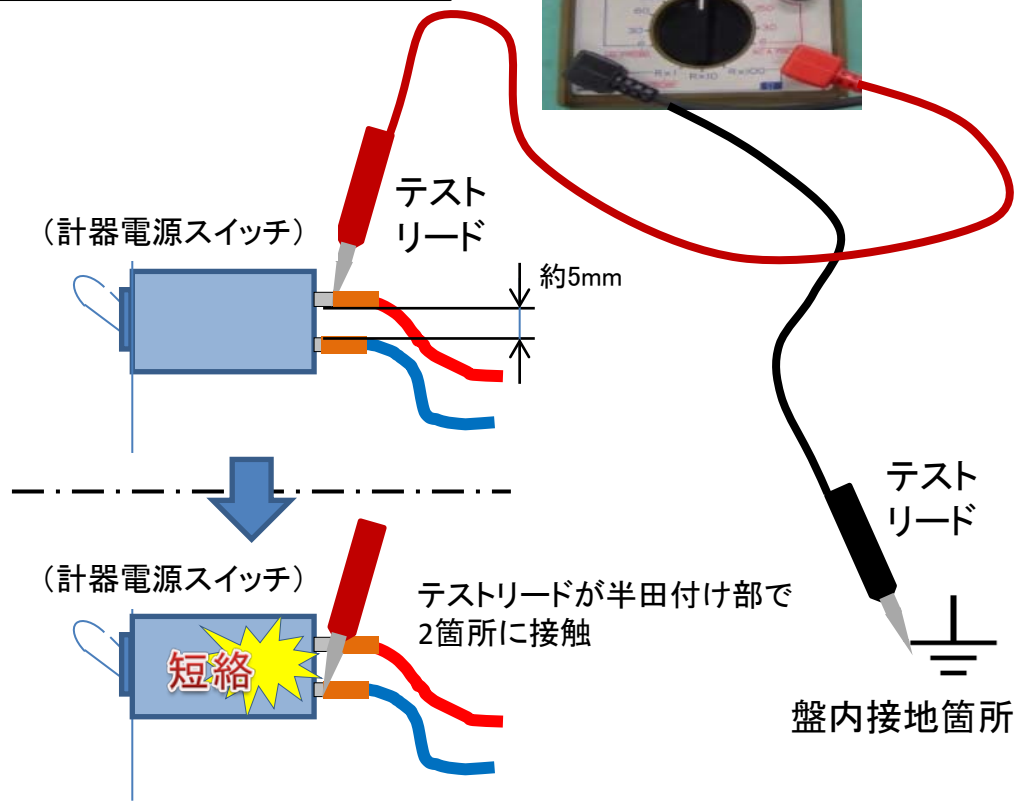


図-2 事象発生状況

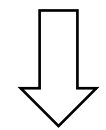


図-3 テストリードの絶縁養生処置概要